

**Segreteria didattica
del Collegio Didattico di Ingegneria Elettronica**

Responsabile sig.ra Gemma De Serriis

*Orario ricevimento
dal lunedì al venerdì dalle ore 10:00 alle ore 12:00*

La Segreteria coordina tutte le attività inerenti alla didattica.

In particolare:

- Predispone l'orario per lo svolgimento dei corsi;
- Predispone il calendario degli esami;
- Risolve dubbi sulla presentazione dei piani degli studi (entro i termini di scadenza fissati al 30.09 di ogni anno);
- Accoglie la presentazione della domanda di inizio e fine tirocinio per gli studenti della Laurea e della Laurea Magistrale di cui al DM 270/2004;
- Accoglie la presentazione della domanda di affidamento della prova finale di Laurea, della prova finale della Laurea Magistrale, della tesi di laurea del Preesistente Ordinamento;
- Fornisce agli studenti interessati copia fotostatica:
 - 1) delle delibere di passaggi e trasferimenti da altre Facoltà o Atenei;
 - 2) dei piani degli studi presentati nell'A.A. in corso e approvati dal Consiglio del Collegio Didattico (CCD);

Sulle bacheche situate nel corridoio adiacente la Segreteria è possibile trovare tutte le informazioni aggiornate relativamente a:

- scadenze di presentazione delle varie istanze;
- orario dei corsi;
- elenco degli insegnamenti attivati con l'indicazione del relativo professore titolare/affidatario per l'A.A. in corso e suddivisione degli insegnamenti attivati nei 2 periodi di attività didattica (secondo il DM 270/2004);
- locandine di riunioni e/o Convegni di interesse;
- delibere del CCD in Ingegneria Elettronica relative agli studenti;
- le date della prova di lingua comunicata dal Centro Linguistico d'Ateneo;
- ogni altra informazione di interesse per gli studenti.

***La Segreteria Didattica di Ingegneria Elettronica è situata al secondo piano di
Via Vito Volterra n. 62, stanza 2.8.***